

Sl.No. 001202

Register No. 680553033
రిజిస్టర్ నెం.



ANDHRA UNIVERSITY ఆంధ్ర విశ్వకళాపరిషత్



FACULTY OF ENGINEERING

ఫ్యాకల్టీ ఆఫ్ ఇంజనీరింగ్

This is to certify that
ధృవీకరణ

Mr./Ms. MATURI TEJASWI

Son/Daughter of M SATYA RAO

has been duly admitted to the Degree of

Bachelor of Engineering

in Electronics & Communication Engineering Branch

in this University, he/she having been declared to have passed the Examination prescribed therefor in APRIL, 2011

in FIRST CLASS in English Medium.

ఈ విశ్వవిద్యాలయం నుంచి బ్యాచులర్ ఆఫ్ ఇంజనీరింగ్ పట్ల ప్రధానానికి అర్హత పొందినందున అతడు/ఆమె పట్టాకు విద్యోగించిన చరిత్రలో ఉత్తీర్ణత పొందినట్లు ప్రకటించబడింది.

Given under the Seal of the University
విశ్వవిద్యాలయం అధికార ముద్రతో జారీచేయబడినది.

Visakhapatnam, A.P., India.
విశాఖపట్టణము, ఆంధ్రప్రదేశ్, భారతదేశము

Controller of Examinations
కంట్రోలర్ ఆఫ్ ఎగ్జామినేషన్స్

Date : 14-05-2012
తేది :